



Curriculum vitae Europass



Informații personale

Nume / Prenume **ONIGA, Ștefan**
Telefon(oane) +40 362-401265 int. 234
E-mail(uri) stefan.oniga@ieec.utcluj.ro
Data nașterii 20.04.1960

Experiența profesională

1992-prezent **Profesor universitar (octombrie 2016 – prezent),
Conferențiar universitar (2006-septembrie 2016)
Șef lucrări (1996-2006)
Asistent universitar (1992-1996)**

Angajator - 2012-prezent **Universitatea Tehnică din Cluj Napoca, Str. Memorandumului , nr. 28, Cluj-Napoca**
- 1992-2012 **Universitatea de Nord Baia Mare**

- Titular cursuri: Circuite digitale, Sisteme cu microprocesoare, Microprocesoare și microcontrolere, Proiectare asistată de calculator, Sisteme integrate, Proiectarea cu microprocesoare.
- Responsabil program de studii: Electronică aplicată

2016-prezent **Conducător doctorat**

2013-prezent **Director Centrul de cercetare "Sisteme dedicate inteligente"**

2007-2011 **Șef Catedră Electronică și Calculatoare**
Întocmire planuri de învățământ și State de funcții, Coordonarea elaborării programelor analitice și a direcțiilor de cercetare ale catedrei, Ocuparea cu personal didactic titular sau asociat a posturilor didactice și de cercetare ale catedrei, Organizarea de conferințe, simpozioane, colocvii, seminare științifice și editarea lucrărilor aferente, Organizarea activității didactice la disciplinele coordonate de catedră.

2000-2002 **Manager tehnic**
SC Electronics Engineering SA, Baia Mare
Cercetare și proiectare de circuite integrate ASIC și FPGA
Coordonarea echipelor de cercetători. Manager de proiect în cadrul a 12 proiecte și membru în echipă în cadrul unui proiect.

1990-1992 **Inginer electronist.**
Intreprinderea de Prospectiuni și Explorări Geologice Maramureș, Baia Mare
Oficiul de calcul

1985-1990 **Inginer stagiar ; Inginer electronist**
Intreprinderea de Prospectiuni Geologice și Geofizice București, Secția teritorială Geofizică de sondă Baia Mare
Inginer electronist cercetare-dezvoltare

Educație și formare

2022

Abilitare

Științe informatice

University of Debrecen

2016

Abilitare

Inginerie electronică, telecomunicații și tehnologii informaționale

Universitatea Tehnică din Cluj Napoca

1998-2005

Doctorat în Inginerie electronică și telecomunicații

Universitatea "Politehnica" din Timișoara

1980-1985

Inginer

Electronică și telecomunicații

Institutul Politehnic "Traian Vuia" din Timișoara

Aptitudini și competențe personale

Limba(i) maternă(e)

Limba maghiară. Limba română.

Limba(i) străină(e) cunoscută(e)

Autoevaluare

Nivel european (*)

Limba engleză

Limba franceză

Competențe și aptitudini organizatorice**Competențe și aptitudini tehnice****Publicații****Proiecte de cercetare****Citări****Informații suplimentare****Profesor asociat**

Redactor șef al revistei științifice

Membru în colectivul de redacție

Înțelegere				Vorbire				Scriere	
Ascultare		Citire		Participare la conversație		Discurs oral		Exprimare scrisă	
C1	Utilizator experimentat	C1	Utilizator experimentat	C1	Utilizator independent	C1	Utilizator independent	B2	Utilizator independent
B2	Utilizator independent	B2	Utilizator independent	B1	Utilizator independent	B1	Utilizator independent	B1	Utilizator independent

Experiență în managementul proiectelor. Coordonare în calitate de Șef catedră, Catedra de Electronică și Calculatoare 2007-2011, coordonator al Specializării electronică aplicată din anul 2000. Coordonare în calitate de director colectivul centrului de cercetare "Sisteme dedicate inteligente". Am organizat și coordonat în calitate de director al comitetului de organizare 6 conferințe și simpozioane internaționale din care 4 la Baia Mare și două la Debrecen, Ungaria. Coordonez în calitate de Redactor șef, Colectivul de redacție și cel științific al revistei "Carpathian Journal of Electronic and Computer Engineering", indexată în mai multe baze de date internaționale.

- Proiectare asistată de calculator (Multisim, OrCAD/ Capture, PSPICE, Layout)
- Aplicații cu circuite logice programabile (Xilinx Vivado, ISE, System generator, Modelsim)
- Implementarea rețelelor neuronale artificiale în circuite programabile FPGA (Matlab, Simulink, Labview)
- Sisteme dedicate adaptive (Xilinx EDK, Altera Nios II Embedded Design Suite)

- Autor și coautor a 7 cărți/capitole cărți, culegeri și îndrumătoare de laborator
- Autor și coautor a peste 147 lucrări științifice din care ISI Web of Science 56, BDI 37.

- Director / responsabil 7 proiecte naționale și internaționale câștigate prin competiție și 12 contracte cu o companie de CD din România. - Participarea în calitate de membru în 7 proiecte de cercetare naționale și 2 proiecte internaționale.

GS: 1288, h-index = 19; Scopus: 613, h-index = 13; WOS: 439, h-index = 11

2010 - prezent: Universitatea din Debrecen, Facultatea de Informatică
Activitate în cadrul școlii doctorale de Științele informaticii.

- Conducător de doctorat. Doi doctoranzi au obținut titlul de doctor 2017 respectiv 2023.
- Membru în comisii de susținere a doctoratului
- Titularul cursului Reconfigurable Embedded Systems based Cyber-Physical systems.

Carpathian Journal of Electronic and Computer Engineering 2008 – prezent (BDI, Cotată B+)
International Review of Applied Sciences and Engineering, ISSN 2062-0810, Ungaria (BDI).

Premii naționale și internaționale	<ul style="list-style-type: none"> - Medalia AGEPI (Medalia Agenției de stat pentru proprietate intelectuală, Republica Moldova) pentru Group de invenții prezentate la Târgul Internațional de Invenții și Idei Practice "INVEST-INVENT SIR 21" - Best paper Award, Internet of Things for the Global Community, IoTGC 2017, Madeira, Portugal - "Best Adviser in the eleventh Edition of the Diligent Design Contest", EU Region, Cluj-Napoca Romania, 2015
Organizare conferințe, simpozioane, ateliere de lucru și școli de vară	<ul style="list-style-type: none"> • Embedded Systems Design and Applications, Baia Mare, ESDA 2007, 2008, 2009, 2010 • Embedded Systems and Wireless Sensors Networks Design and Applications, Debrecen, 2011, 2012
Membru în comitetul științific sau director al manifestărilor științifice internaționale	<ul style="list-style-type: none"> • Conference on Information Technology and Data Science, CITDS 2020, 2022, 2024 • International Carpathian Control Conference – ICC 2010, 2012-2018, 2020-2024 • International Conference ELECTRONICS, Palanga, Lithuania 2017-2019 • International Conference On Biomedical Engineering And Applications, ICBEA 2018 • Future IoT 2018, 2018 IEEE International Conference on Future IoT Technologies, Eger, Hungary • Internet of Things for the Global Community, IoTGC 2017, Madeira, Portugal • Embedded World Conference, Nuremberg, Germany, 2014, 2015, 2016 • 10th International Conference on Soft Computing Models in Industrial and Environmental Applications Burgos Spain, 2015 • International Conference on Hybrid Artificial Intelligence Systems – Special session: Metaheuristics for Combinatorial Optimization and Modelling Complex Systems, Salamanca, Spain 2013 • International Symposium for Design and Technology of Electronic Packages SIITME 2007-2014 • Conferință internațională: Building Services, Mechanical and Building Industry Days. Secțiunea Informatică aplicată. Debrecen, Ungaria 2009, 2010, 2011. • International Symposium on Applied Informatics and Related Areas 2010 Székesfehérvár, Ungaria • Regional Conference on Embedded and Ambient Systems - RCEAS 2007 Budapesta, Ungaria
Chairman al unor secțiuni din cadrul unei conferințe naționale sau internaționale	<ul style="list-style-type: none"> • Chairman al secțiunii Embedded Hardware I la: Regional Conference on Embedded and Ambient Systems - Budapesta 22-24 noiembrie - RCEAS 2007 • Chairman al secțiunii: Student Forum 2 la: The 11th International Conference on Optimization of Electrical and Electronic Equipment OPTIM 2008
Participarea la seminariile/workshopuri/scoli de vara sau similare	<ul style="list-style-type: none"> • Xilinx University Professor Workshop, DSP Primer, Debrecen, Hungary, 2011 • Xilinx University Professor Workshop – Partial reconfiguration, Montpellier, France, 2011 • Altera Workshop, Debrecen, Hungary, 2009 • Xilinx University Professor Workshop – Embedded Design Kit (EDK), Cluj Napoca 2008 • 3rd GOSPEL School - 30 September 2007 - 5 October 2007, Crete • Automated Test Summit '07 - National Instruments Europe, Debrecen, Ungaria, 2007. • Xilinx University Professor Workshop, DSP, 2004, Budapesta, Ungaria.
Mobilități internaționale	<ul style="list-style-type: none"> • Beijing University of Post and Telecommunication, China, aprilie-mai 2015 (4 săptămâni) • Saxion University Enschede și Saxion University Deventer 21-28.06.2010 • University of Cambridge Nanoscience Centre - 16.05.2008 • University of Oxford, Begbroke Science Park - 17-19.05.2008 • Imperial College/London Centre for Nanotechnology (LCN) - 16.05.2008 • University of Sheffield, Kroto Research Institute and Centre for Nanoscience - 17.05.2008 • Centre Tecnologic de Telecomunicacions de Catalunya, Barcelona, 2008 • Sapienza University Roma, 2007 • Ecole Supérieure d'Ingénieurs en Informatique de Luminy, Université de la Méditerranée, Aix-Marseille II 1999 – 8 săptămâni • Institute Universitaire de Tehnologie de Bethune, 1997 – 8 săptămâni
Membru în comitetele directoare ale unor manifestări științifice studențești	<ul style="list-style-type: none"> • Concursul NORDTech pentru studenți 2011, 2009, 2008 • Concursul Internațional de programare PLC, Debrecen Budapesta • Faza națională a Concursului studențesc - Tehnici de interconectare în electronica, Pitești, 2008
Proiecte	<ul style="list-style-type: none"> • "Mentor" în cadrul Programului de mentorat, proiect POSDRU/87/1.3/S/60891, "Școala universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și ingineresti – DidaTec" • Expert pe termen scurt, proiect "Școala universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și ingineresti – DidaTec" POSDRU/87/1.3/S/60891 • Expert colaborator proiect "Doctoratul în Școli de Excelență - Evaluarea calității în universități și creșterea vizibilității prin publicarea științifică" POSDRU/5/1.5/S/2
Proiecte cercetare-dezvoltare conduse ca director	<ul style="list-style-type: none"> • Program de Cercetare de excelență CEEEX-M3 PASED – contract nr.: 253/01.08.2006 Dezvoltarea parteneriatelor la nivel național și internațional, în domeniul Sisteme Dedicat, în vederea

organizării de manifestări științifice și pregătirea de proiecte comune în programul cadru 7 UE.
Durata: 2007-2010. Director contract.

- "Human activity recognition system using artificial neural networks - Joint research project cu Beijing University of Posts and Telecommunications, School of Science ". Director. 25.05.2015 - 19.06.2015. Partener chinez: Prof. Yongjiang GUO, Ph.D. proiect finanțat de: Balassi Institute, Campus Hungary în cadrul: Higher Education Staff Short Term Mobility, B2/4R/16048; 2015.
- "Future Internet Research, Services and Technology; Subproiect: Internet of Things". TÂMOP-4.2.2.C-11/1/KONV-2012-0001 Hungary. Durata 2012-2014. Proiect finanțat de: Hungarian National Development Agency. Beneficiar: Universitatea Debrecen. Responsabil temă cercetare: ICT tools for smart homes and assisted living for elders.
- Nucleu microcontroler (S****), Soft processor core. Contract with S.C. Electronics Engineering S.A. Baia Mare 2002
- Power optimizer of FPGA implemented designs, Method, Modell, Software. Contract with S.C. Electronics Engineering S.A. Baia Mare 2001
- Grant 5310-XUP-1-AKLBXH din 10.07.2015, cu compania Xilinx Inc. din SUA. „Dezvoltare infrastructură laboratoare educatiomale în domeniul proiectării cu circuite logice programabile si Laborator cercetare Sisteme dedicate inteligente”.
- Grant 5310-XUP-26482-4 din 14.04.2004, respectiv contract adițional 5310-XUP-48209-10 din 10.03.2006, cu compania Xilinx Inc. Din SUA. „Dezvoltare infrastructură cercetare în domeniul proiectării cu circuite logice programabile”.
- Grant XUP-7017-8 din 28.03.2001, respective contract adițional 2511-XUP-19570-1 din 24.03.2003 cu compania Xilinx Inc. Din SUA. „Dotare laborator de cercetare în domeniul proiectării cu circuite logice programabile”.

