

FIȘA DISCIPLINEI Electronica analogica si digitala II

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca – Centrul Universitar Nord din Baia Mare
1.2 Facultatea	Inginerie
1.3 Departamentul	Inginerie Electrica Electronica si Calculatoare
1.4 Domeniul de studii	Inginerie Electrică
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Electromecanică
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	29

2. Date despre disciplină

2.1 Denumirea disciplinei	Electronica analogica si digitala II						
2.2 Aria de conținut	Programarea calculatoarelor, Tehnica de calcul, CAD, Tehnica digitală						
2.3 Responsabil de curs	S.L. dr. ing. Buchman Attila, Attila.Buchman@ieec.utcluj.ro						
2.4 Titularul activităților de seminar / laborator / proiect	S.L. dr. ing. Claudiu Lung, Claudiu.lung@ieec.utcluj.ro						
2.5 Anul de studiu	2	2.6 Semestrul	2	2.7 Tipul de evaluare	E	2.8 Regimul disciplinei	DID

3. Timpul total estimat (ore pe semestru al activităților didactice)

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					14
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					14
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					14
Tutoriat					2
Examinări					4
Alte activități.....					0
3.7 Total ore studiu individual	30				
3.8 Total ore pe semestru	100				
3.9 Numărul de credite	4				

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	
4.2 de competențe	

5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	• N/A
5.2. de desfășurare a seminarului / laboratorului / proiectului	• Prezența la laborator este obligatorie

6. Competențele specifice acumulate

Competențe profesionale	C2. Operarea cu concepte fundamentale din știința calculatoarelor și tehnologia informației C2.1. Descrierea funcționării și structurii sistemelor de calcul și a aplicațiilor lor în ingineria electrică folosind cunoștințele referitoare la limbajele, mediile și tehnologiile de programare și la instrumente specifice (algoritmi, scheme, modele, protocoale etc.) C2.3. Rezolvarea de probleme uzuale din domeniul ingineriei electrice folosind pachete de programe dedicate și mijloace de proiectare asistată de calculator (CAD) adecvate C2.4. Evaluarea rezultatelor obținute în urma utilizării pachetelor de programe și a mijloacelor de proiectare asistată de calculator (CAD) în rezolvarea problemelor din domeniul ingineriei electrice
-------------------------	--

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	Analiza și sinteza circuitelor logice combinatoriale și secvențiale
7.2 Obiectivele specifice	- Implementarea CLC cu porți logice fundamentale; - Implementarea CLS cu bistabile; - Simularea circuitelor digitale;

8. Conținuturi

8.1 Curs	Metode de predare	Observații
1. Introducere. Reprezentarea datelor în sistemele digitale	Prelegerea interactivă	
2. Algebra Booleana		
3. Porți logice		
4. Reprezentarea canonică a funcțiilor logice		
5. Diagrame Veitch-Karnaugh		
6. Analiza și sinteza circuitelor logice combinatoriale		
7. Codificatoare și decodificatoare, Multiplexoare și demultiplexoare		
8. Circuite aritmetice		
9. Latch-uri și bistabile		
10. Automate sincrone		
11. Registre și numărătoare		
12. Memorii		
13. Proiectarea sistemelor digitale		
14. Subiecte de examen		

Bibliografie

- Circuite digitale – Oniga Ștefan, editura Risoprint Cluj Napoca, 2002
- S. Hintea, Lelia Feștila, Mihaela Cirlugea - Circuite Integrate Digitale. UT Press, 2005.
- Dan Nicula. Electronica digitală. Carte de învățătură. Editura Universității TRANSILVANIA din Brașov, 2012

Materiale didactice virtuale

- Pagina web a disciplinei de Circuite integrate digitale (prezentări curs, lucrări de laborator, probleme propuse, subiecte de examen),
http://radio.ubm.ro/EA/Documente/Cursuri_Laboratoare/material_curs_laborator.html

8.2 Seminar / laborator / proiect	Metode de predare	Observații
LABORATOR Prezentare laborator, măsuri de protecție a muncii, regulamente pentru desfășurarea aplicațiilor practice. Studiul porților logice fundamentale. Poarta inversoare. Porțile ȘI, SAU. Porțile ȘI-NU, SAU-NU, SAU-Exclusiv. Nivelele logice. Parametri de funcționare a circuitelor integrate CMOS și TTL Circuite logice combinaționale I. MUX, DMUX, DCD Circuite logice combinaționale I. Sumator, Comparator. Circuite logice combinaționale II. Unitate aritmetică și logică Circuite basculante bistabile RS asincrone și sincrone. Circuite basculante bistabile JK Numărătoare asincron cu bistabile JK Circuite basculante bistabile de tip D Numărătoare sincrone cu bistabile de tip D. Registre de deplasare. Evaluare lucrări de laborator. Recuperări. SEMINAR Reprezentarea informației în binar, hexazecimal, octal. Transformări dintr-o bază în altă. Operații aritmetice cu numere cu și fără semn în binar, hexazecimal și octal Funcții logice fundamentale, operații logice, minimizarea funcțiilor. Implementarea cu porți logice a circuitelor combinaționale - partea I. MUX, DMUX, DCD Implementarea cu porți logice a circuitelor combinaționale - partea II. Sumator, Comparator. Analiza și sinteza circuitelor cu bistabile (D, T, RS, JK). Proiectarea unui numărător asincron. Bibliografie 1. Lung, C., Oniga, S., Joian, R., Gavrincea, C., Circuite integrate digitale - Îndrumător de laborator, Editura Universitarii de Nord, Baia Mare, 2008, ISBN 978-973-1729-86-2, 120 pagini 2. Buchman Attila, Electronica (EB-111). Îndrumător de laborator, format electronic: http://radio.ubm.ro/EA/Documente/Cursuri_Laboratoare/material_curs_laborator.html	Expunere și aplicații (Rezolvare de probleme, proiectare circuite)	Se utilizează culegere de probleme, îndrumător de laborator, standurile de laborator EB2000 și plăcile EB-131, EB-132, EB-133, EB -134.

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

- Există o colaborare puternică cu mediul economic din regiune concretizată inclusiv prin stagii de practica la agenți economici din domeniu orientate pe probleme și teme de interes pentru aceștia.

10. Evaluare (prezentă fizică / online)

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Completitudinea și corectitudinea cunoștințelor;	Observația sistematică, Investigația	10%
	Coerența logică, fluența, expresivitatea, forța de argumentare;	Examen scris având și componentă de tip rezolvare de probleme.	
	Capacitatea de a opera cu cunoștințele asimilate în activități intelectuale complexe;		
	Gradul de asimilare a limbajului de specialitate și capacitatea de comunicare		
10.5 Seminar/Laborator	Capacitatea de aplicare în practică, în contexte diferite, a cunoștințelor învățate;	Observația sistematică, Investigația	40%
	Capacitatea de analiză, de interpretare personală, originalitatea, creativitatea;		
10.6 Standard minim de performanță			
Rezolvarea de aplicatii relevante pentru procesarea si reprezentarea datelor specifice ingineriei electrice.			

Data completării

Titular de curs

Titular de seminar / laborator / proiect

S.L. dr. ing. Buchman Attila

S.L. dr. ing. Claudiu Lung

.....

.....

.....

Data avizării în Departament

Director Departament
S.L. dr. ing. Claudiu Lung

.....

.....